MEMS技術を応用した各種新型センサ

電子デバイス研究所 末 益 龍 夫¹

New Type Sensors Using MEMS Technology

T. Suemasu

当社では通信,自動車,医療,民生など幅広い分野に向けて様々なセンサを製造・販売しています. 本報告ではそれらセンサの中から,Micro Electro Mechanical Systems (MEMS) 技術を応用した最新の 各種センサについてご紹介します.MEMS技術とは、マイクロメートルサイズの機械要素部品,センサ, アクチュエータ,電子回路を一つのシリコン基板,あるいはガラス,有機材料などの基板上に集積化す る技術を指します.現在,当社ではMEMS技術を用いて,超小型デジタル出力大気圧センサ,薄膜フラ ックスゲート式磁気センサ,イメージセンサ用Si貫通配線パッケージを開発しており,その特長や性能 について報告します.

Fujikura has been manufacturing a variety of sensors along with the requests of the fields of telecommunications, automotive, medical and consumer electronics. In this paper, we introduce new type sensors that have been developed using the latest Micro Electro Mechanical Systems (MEMS) technology. The MEMS technology refers to technology to integrate micrometer-sized mechanical elements, sensors, actuators and electronic circuits, on a single substrate such as silicon, glass, or organic materials.

Currently, we are developing an ultra compact-sized digital output absolute pressure sensor, a through-silicon via (TSV) package for image sensor and a thin film fluxgate type magnetic sensor, using MEMS technology. We also report their features and performance.

1. まえがき

当社は早くから MEMS技術の1 つであるシリコン加 工技術を手掛け、1980年代前半にはピエゾ抵抗型半導体 圧力センサの開発に成功し,製造を開始しました¹⁾.そ の後、センサの小型化、高性能化、さらにはシリコン以 外の材料加工等へ研究開発の幅を広げ、市場のニーズに 沿った新製品の開発を行ってきました。近年は、スマー トフォンの普及やクラウドコンピューティング時代の到 来により、利用されるアプリケーションとサービスが多 様化し、それに伴い様々なセンサが商品に搭載されるよ うになりました²⁾³⁾.また、少子高齢化による高齢者の 介護や健康状態の日常管理、さらには増加が予想される 医療費負担の軽減のため健康増進や予防管理など、用い られるセンサへの期待と求められる性能は益々高くなっ ています. 当社においても, 既存センサの延長線上の開 発だけでなく、第二、第三の新たなセンサの開発を加速 しています.本報告では、最新のMEMS技術を応用し た新型センサや、そのパッケージ技術をご紹介いたしま す.

2. 超小型デジタル出力大気圧センサ

2.1 測定原理

当社では、デジタル通信規格に準拠したデジタル出力 タイプの超小型大気圧センサを開発しています.まず, 図 1 に当社で採用しているピエゾ抵抗式半導体圧力セ ンサの測定原理を示します. ピエゾ抵抗型半導体圧力セ ンサは、シリコン基板をエッチング等により薄くしたダ イアフラム(受圧部)上に拡散やイオン打ち込みで形成 したゲージ抵抗(ピエゾ抵抗)のピエゾ抵抗効果を利用 しています. ピエゾ抵抗効果は, 応力によって起こる分 極現象であるピエゾ効果とは異なり、抵抗に加わった応 力によって電気導電率すなわち抵抗率が変化する現象で す. この現象は、加わった応力により結晶格子に歪が生 じ、半導体中のキャリアの数や移動度が変化することに 起因しています.図1のダイアフラムが圧力を受けて たわむと、各ゲージ抵抗にはダイアフラムのたわみ量に 応じた応力が発生します. この応力に比例してゲージ抵 抗(ピエゾ抵抗)の抵抗率が変化します。例えば、図1 に示すようにn型シリコン基板の結晶面方位を {110} とし、ゲージ抵抗(ピエゾ抵抗)の長手方向の配置を 〈110〉とした場合の抵抗値の変化率を式(1)に示しま す.

¹ シリコン技術開発部部長

略語・専門用語リスト		
略語・専門用語	正式表記	説明
MEMS	Micro Electro Mechanical Systems	マイクロメートルサイズの機械要素部品, セン サ, 電子回路を一つのシリコンなどの基板上に集 積化する技術
TSV	Through-Silicon Via	DRAMメモリなどの3次元積層を目的に開発さ れた配線形成技術
ASIC	Application Specific Integrated Circuit	特定の用途向けに複数機能の回路を1つにまとめ た集積回路
120	Inter-Integrated Circuit	フィリップス社で開発されたシリアルバス.携帯 電話などで使われている
DRIE	Deep-Reactive Ion Etching	反応性イオンエッチングの一つで、シリコンに対 しアスペクト比の高い(狭く深い)エッチングが できる
PE-CVD	Plasma-Enhanced Chemical Vapor Deposition	プラズマで援用する方式の化学気相成長の一種

$$\frac{\Delta R_i}{R_i} = \frac{1}{2} \pi_{44} \cdot \sigma_r \qquad \cdots \qquad \vec{x} (1)$$

 $\pi_{44} : \vec{\mathcal{C}} \times \vec{\mathcal{I}} \times \vec{\mathcal{I}} \times \vec{\mathcal{I}}$

このゲージ抵抗(ピエゾ抵抗)でホイートストンブリ ッジを構成し,電流や電圧を印加すると,圧力に比例し た出力電位差が得られます.

2.2 特長および仕様

本圧力センサは、特殊なMEMS技術を用いて超小型 の圧力センサ素子を製作することで、3.4×2.6×1.0 mmの 小型パッケージを達成しました(図 2). このパッケー ジ内には圧力センサ素子のほかに、センサ出力の校正や 温度補償、あるいは駆動電圧範囲の変更など、多様化す るユーザ要求に対応するためのApplication Specific In-



図1 ピエゾ抵抗式半導体圧力センサの測定原理 Fig. 1. Measurement principle of silicon piezoresistive pressure sensor.

tegrated Circuit (ASIC) が搭載されています. センサの 出力校正等は、このASIC内でデジタルトリミングを行 うことで調整されます⁴⁾⁵⁾. これにより、気圧・高度を 高精度に計測することができます. 表 1 に本圧力セン サの仕様をまとめます. 出力形式はデジタル出力であ り、シリアルバスであるI2Cの通信規格に準拠してい ます. 電源電圧は 1.8 ~ 3.6 V,低消費電力にも対応し ています. さらに、Android OSに対応した専用ドライバ



図2 超小型デジタル出力大気圧センサ Fig. 2. Ultra-compact-sized digital output absolute pressure sensor.

表1	超小型デジタル出力大気圧センサの仕様			
Table 1.	Specifications of ultra compact-sized digital			
output absolute pressure sensor.				

項目	仕 様	単 位
パッケージサイズ	$2.6 \times 3.4 \times 1.0$	mm
圧力範囲	$300 \sim 1100$	hPa
動作温度範囲	$-40 \sim 85$	°C
データ出力形式	I 2 C	-
動作電圧	$1.8 \sim 3.6$	V
消費電流	9	μ A/sample/sec
圧力分解能	0.02	hPa
高度分解能	20	cm





ソフトも開発しており、クラウド時代到来によって新規 ビジネスとして話題になっているデジタルヘルスケアやウ ェルネスナビなどの新サービスへの採用が期待されます.

3. 薄膜フラックスゲート式磁気センサ

3.1 測定原理

図3にフラックスゲート式磁気センサの測定原理を 示します.センサ素子は、軟磁性体、励磁用コイル、お よび検出用コイルから構成されます(図3(a)).測定対 象からの磁界がゼロの状態で、励磁用コイルに交流電流 三角波(図3(b))を通電すると、軟磁性体を介し検出 コイルに電圧出力(図3(c))が得られます.さらに測 定対象からの磁界が加わると、検出コイルの電圧出力は



図4 薄膜フラックスゲート式磁気センサ Fig. 4. Thin film fluxgate type magnetic sensor.



図5 薄膜フラックスゲート式磁気センサの出力特性 Fig. 5. Typical output characteristics of thin film fluxgate type magnetic sensor.

図 3 (d) のように変化します. このように、出力ピー ク間の時間の変化 $(t_1 \rightarrow t_2)$ から測定対象の磁界を検出 することができます.

3.2 特長および性能

当社センサの特長は、高度な MEMS技術によりシリ コン基板上に軟磁性体及びコイルを薄膜で形成し、さら に独自設計による形状により、小型化、高性能化を実現 していることにあります.本センサの外観写真を図 4 に示します.パッケージサイズは 3.0×3.0×1.0 mm で す.また、図 5 に本センサの出力特性を示します.± 3 mTの広いダイナミックレンジと高いリニアリティを 実現しながら、地磁気のような数+ μTレベルの微小磁 界を±1 μT以下の精度で検出できます.また現在は、 この磁気センサを応用し、非接触式の電流センサを開発 しています.小型、軽量であるほか、外部からの磁気ノ イズ耐性が高く、さらに環境温度の影響が小さいことが 特長です.

4. イメージセンサ用貫通配線パッケージ

4.1 構造

イメージセンサなどの各種半導体デバイスの小型化技 術の1つに、シリコン貫通配線(Through-Silicon Via:TSV)を用いたパッケージ技術があります⁶⁾.TSV は、DRAMメモリの高密度積層を目的に開発された配線 形成技術で、シリコン基板の内部を貫通し表裏を電気的 に導通させるものですが、それをセンサのパッケージに 応用しました.具体的な構造は図6に示すように、イ メージセンサ素子の表面をガラス板で保護し、ワイヤボ ンド代わりに、TSV経由でセンサ素子のI/Oパッドから 裏面に電気導通を取り出します.これにより、パッケー ジサイズがセンサ素子と同等の究極の小型パッケージが 完成します.



図6 イメージセンサ用貫通配線パッケージ断面模型図 Fig. 6. Schematic diagram of through-silicon via (TSV) package for image sensor.



Fig. 7. Process flow.

4. 2 加工プロセスと実施例

図7にプロセスフローを示します.最初に完成済み のイメージセンサウエハにガラスウエハを接着樹脂で接 合します.それ以降のプロセスでは,つねにウエハ裏面 からの加工となるため,ガラスウエハがイメージセンサ ウエハの破損を防止するサポート板の役割を担います. シリコンへの貫通孔形成には,深堀エッチング (Deep-Reactive Ion Etching:DRIE)装置を使用します.また 貫通孔内部への絶縁層形成は,接着樹脂の耐熱性を考慮 し 150℃以下の低温成膜が可能なPlasma-Enhanced Chemical Vapor Deposition (PE-CVD)装置を用いて SiO₂を形成します.次いでReactive Ion Etching (RIE)



^{1/0 パッド} 図8 シリコン貫通配線の断面写真

装置を使用し、孔底部のSiO₂層を除去します.これに より貫通孔の底部にI/Oパッドが露出します.そこへ電 解めっきにてCu配線を形成することで、TSVが完成し ます.

Fig. 8. Cross-sectional view of TSV in image sensor.

以上のプロセスで製作したイメージセンサ用貫通配線 パッケージの実施例を図 8 に示します. これはイメー ジセンサのI/Oパッドに形成された TSVを拡大した断 面写真です. 当社では, 直径 25 µm, 深さ 50 µmの微 細な TSV を高品質に形成するプロセスを確立しました.

5. む す び

電子機器の小型化や軽量化が今後も進むと共に,搭載 されるセンサへも新たな機能の追加や様々な環境への適 用が求められます.当社はそれら市場のニーズへ応える べく,MEMS技術の研鑚を重ねて次世代のセンサを開発 し,社会に貢献していきます.

参考文献

- 1) 五島ほか:フジクラ電線技報,第66号, pp. 9-24, 1983
- 2) 増田:エレクトロ実装学会誌 Vol.9, No.4, pp. 251-256, 2006
- S. Nakano, T. Toriyama and S. Sugiyama : Technical Digest of the 18th Sensor Symposium, pp. 289-292, 2001
- 4) 高橋ほか:フジクラ技報, 第96号, pp. 54-60, 1999
- 5) 小山内ほか:フジクラ技報, 第113号, pp. 54-57, 2008
- 6) 猿田ほか:フジクラ技報, 第110号, pp. 46-50, 2006